

## ソニー・エルエスアイ・デザイン 2010年度インターンシップ募集テーマ一覧

テーマ No	実施場所	テーマ	募集人数	カテゴリ	期間(相談の上決定)
1	横浜	画像処理用フィルター回路の設計と検証	2	ハードウェア設計(デジタル)/ソフトウェア設計	8月23日～9月30日
2	横浜	最先端LSIのレイアウト設計	1	ハードウェア設計(レイアウト)	8月16日～9月3日
3	横浜	最先端プロセスでの論理インプリ設計(合成、DFT)	2	ハードウェア設計(デジタル)/テスト・評価・解析	8月16日～9月3日
4	横浜	携帯電話向けカメラLSI評価	2	テスト・評価・解析/ハードウェア設計(デジタル)	8月16日～9月3日
5	横浜	論理回路検証とFPGAでの機能テスト	2	テスト・評価・解析	8月16日～8月27日
6	福岡	カメラ信号処理LSIの設計	2	ハードウェア設計(デジタル)/ソフトウェア設計	8月23日～9月30日
7	福岡	CMOSイメージセンサ アナログ設計検証と特性評価	1	CMOSセンサ設計/ハードウェア設計(アナログ)	8月16日～9月30日
8	福岡	CMOSイメージセンサ ロジック設計検証と機能評価	1	CMOSセンサ設計/ハードウェア設計(デジタル)	8月16日～9月3日
9	福岡	CMOSイメージセンサ ハードウェア設計(レイアウト)	1	CMOSセンサ設計/ハードウェア設計(レイアウト)	8月16日～9月3日
10	福岡	CMOSイメージセンサ 設計技術開発検討	1	設計環境開発	8月16日～9月3日

詳細は当社HPをご覧ください

<http://www.sony-lsi.co.jp/recruit/intern/itop.html>